



KARTA OPISU PRZEDMIOTU - SYLABUS

Nazwa przedmiotu

Projektowanie systemów z FPGA [S2EiT1E-TIT>PSzFPGA]

Przedmiot

Kierunek studiów

Elektronika i telekomunikacja/Electronics and Telecommunications

Rok/Semestr

2/3

Studia w zakresie (specjalność)

Technologie informacyjno-telekomunikacyjne

Profil studiów

ogólnoakademicki

Poziom studiów

drugiego stopnia

Język oferowanego przedmiotu

angielski

Forma studiów

stacjonarne

Wymagalność

obieralny

Liczba godzin

Wykład

15

Laboratorium

30

Inne

0

Ćwiczenia

0

Projekty/seminaria

0

Liczba punktów ECTS

4,00

Koordynatorzy

dr hab. inż. Olgierd Stankiewicz prof. PP
olgierd.stankiewicz@put.poznan.pl

Wykładowcy

Wymagania wstępne

brak

Cel przedmiotu

brak

Przedmiotowe efekty uczenia się

brak

Metody weryfikacji efektów uczenia się i kryteria oceny

Efekty uczenia się przedstawione wyżej weryfikowane są w następujący sposób:

brak

Treści programowe

brak

Tematyka zajęć

brak

Metody dydaktyczne

brak

Literatura

brak

Bilans nakładu pracy przeciętnego studenta

	Godzin	ECTS
Łączny nakład pracy	0	0,00
Zajęcia wymagające bezpośredniego kontaktu z nauczycielem	0	0,00
Praca własna studenta (studia literaturowe, przygotowanie do zajęć laboratoryjnych/ćwiczeń, przygotowanie do kolokwίων/egzaminu, wykonanie projektu)	0	0,00